

株式会社 富士通ゼネラルエレクトロニクス

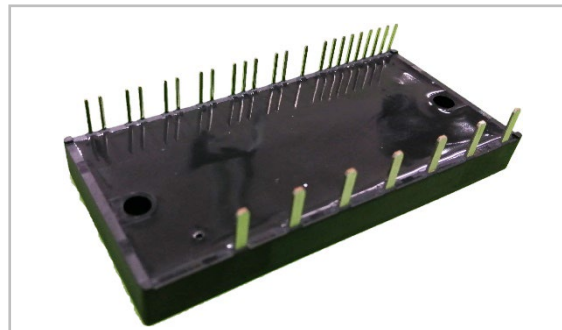
# FGI-6I035C120C1

## IGBT MODULE

1200V/35A IPM

### ■ 特徴

- ・ 他社製パッケージとピンコンパチで置換え搭載が可能  
(過電流設定は内部で設定)
- ・ ブーストラップダイオード内蔵
- ・ SW スピード調整可能、内蔵保護回路の閾値調整が可能



### ■ 用途

AC400V 系 モータ制御用インバータ装置

### ■ 外形図

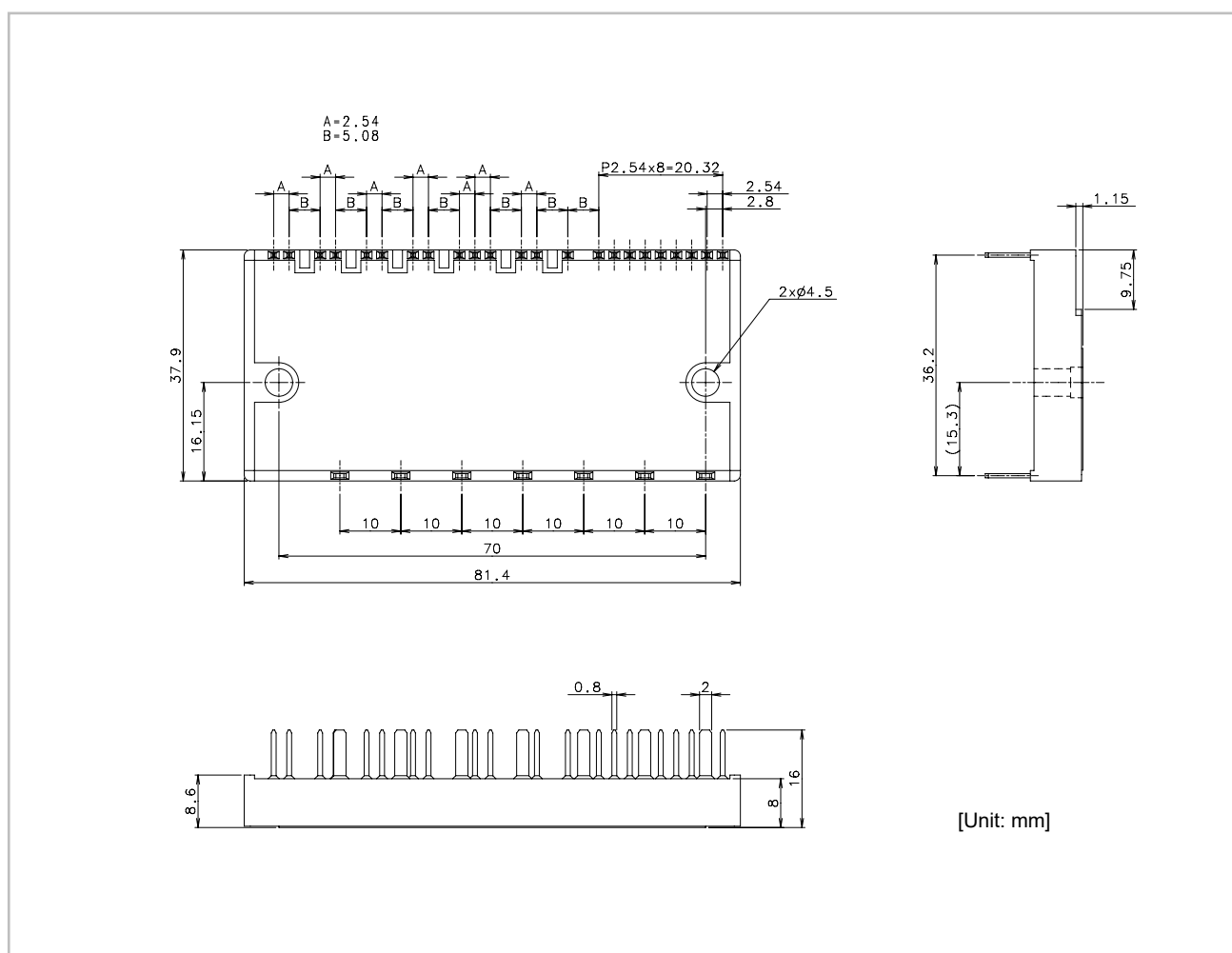


図 1. 外形図

## FGI-6I035C120C1

## ■ 端子説明

端子番号	記号	機能	端子番号	記号	機能
1	U <sub>P</sub>	UP相 制御入力信号端子	22	V <sub>NC</sub>	N側制御電源GND端子
3	V <sub>P1</sub>	UP相 制御電源端子	23	V <sub>OT</sub>	温度出力端子
4	V <sub>UFB</sub>	UP相 駆動電源端子	24	C <sub>IN</sub>	保護回路入力端子
6	V <sub>UFS</sub>	UP相 駆動電源GND端子	25	N.C.	No Connect
7	V <sub>P</sub>	VP相 制御入力信号端子	26	F <sub>O</sub>	Fault出力端子
9	V <sub>P1</sub>	VP相 制御電源端子	27	U <sub>N</sub>	UN相 制御入力信号端子
10	V <sub>VFB</sub>	VP相 駆動電源端子	28	V <sub>N</sub>	VN相 制御入力信号端子
12	V <sub>VFS</sub>	VP相 駆動電源GND端子	29	W <sub>N</sub>	WN相 制御入力信号端子
13	W <sub>P</sub>	WP相 制御入力信号端子	34	NW	電源端子(-側, W相)
14	V <sub>P1</sub>	WP相 制御電源端子	35	NV	電源端子(-側, V相)
15	V <sub>PC</sub>	P側制御電源GND端子	36	NU	電源端子(-側, U相)
16	V <sub>WFB</sub>	WP相 駆動電源端子	37	W	W相出力端子
18	V <sub>WFS</sub>	WP相 駆動電源GND端子	38	V	V相出力端子
19	N.C.	No Connect	39	U	U相出力端子
21	V <sub>N1</sub>	N側制御電源端子	40	P	電源端子(+側)

# FGI-6I035C120C1

## ■ ブロック図

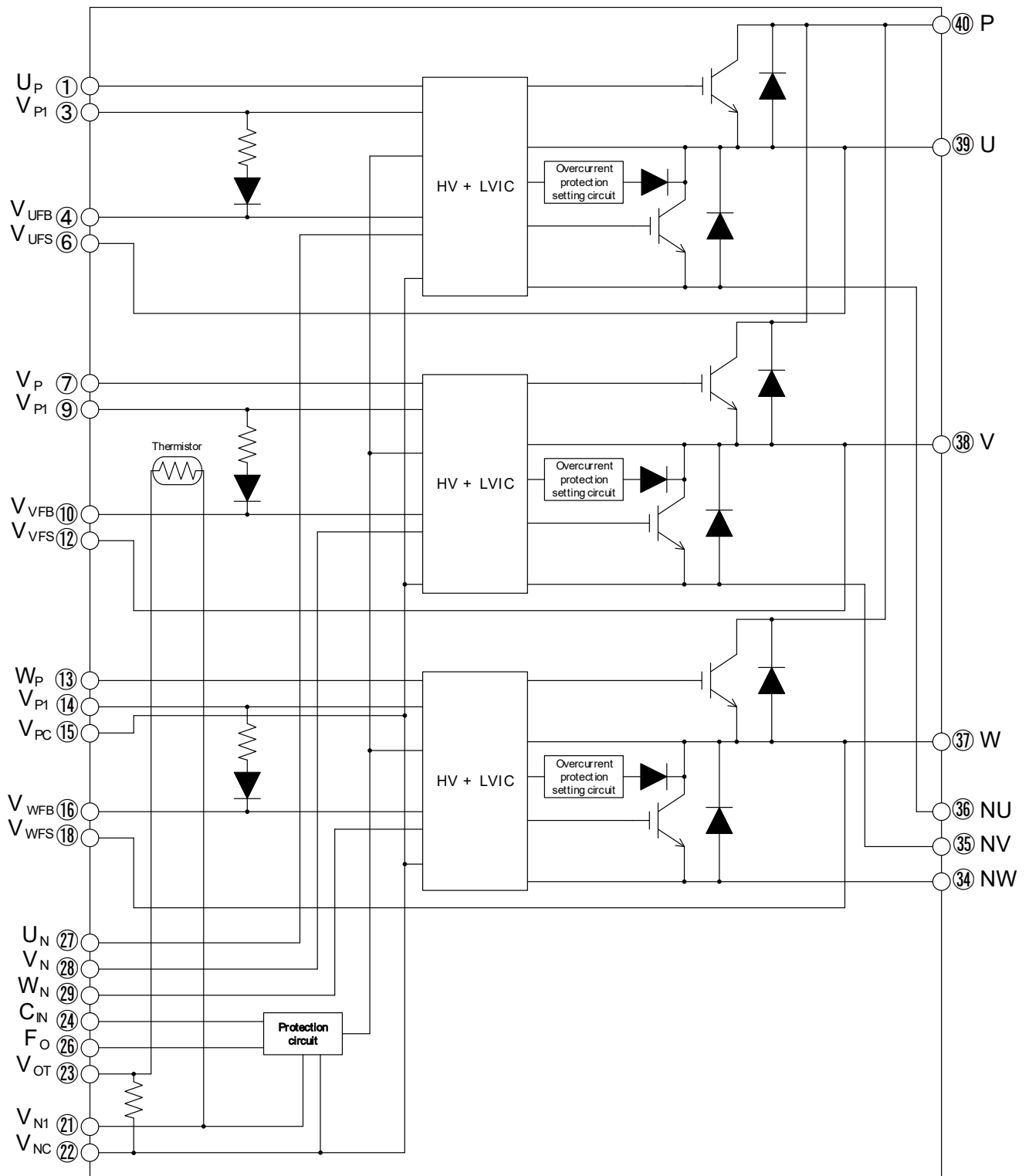


図 2. ブロック図

# FGI-6I035C120C1

■ 最大定格 (指示なき場合:  $T_j=25^{\circ}\text{C}$ 、 $V_D=V_{DB}=15\text{V}$ )

項目			記号	最小	最大	単位	
イン パ ー タ 部	電源電圧		$V_{CC}$	-	(900)	V	
	電源電圧(サージ)		$V_{CC}(\text{SURGE})$	-	(1000)	V	
	コレクタ・エミッタ間電圧		$V_{CES}$	0	1200	V	
	コレクタ電流	DC	順方向	$+I_C$	-	35	A
			逆方向	$-I_C$	-	35	A
	コレクタ電流(ピーク)	1ms	順方向	$+I_{CP}$	-	70	A
			逆方向	$-I_{CP}$	-	70	A
コレクタ損失	1 device	$P_C$	-	147	W		
チップ接合部温度		$T_j$	-	150	$^{\circ}\text{C}$		
制 御 部	制御電源電圧	$V_{P1}-V_{PC}$ , $V_{N1}-V_{NC}$ 端子間	$V_D$	-0.5	20	V	
		$V_{UFB}-V_{UFS}$ , $V_{VFB}-V_{VFS}$ , $V_{WFB}-V_{WFS}$ 端子間	$V_{DB}$	-0.5	20	V	
	入力電圧	$U_P$ , $V_P$ , $W_P-V_{PC}$ , $U_N$ , $V_N$ , $W_N-V_{NC}$ 端子間	$V_{IN}$	-0.5	$V_D+0.5$	V	
	エラー出力印加電圧	$F_O-V_{NC}$ 端子間	$V_{FO}$	-0.5	$V_D+0.5$	V	
	エラー出力電流	$F_O$ 端子のシンク電流値	$I_{FO}$	-	5	mA	
電源電圧自己保護範囲(短絡)		$V_D=13.5\sim 16.5\text{V}$ , インバータ部 $T_j=125^{\circ}\text{C}$ スタート, $2\mu\text{s}$ 以内, 非繰り返し	$V_{CC}(\text{PROT})$	-	800	V	
モ ジ ュ ー ル	動作モジュール温度		$T_C$	-30	100	$^{\circ}\text{C}$	
	保存温度		$T_{stg}$	-40	125	$^{\circ}\text{C}$	
	絶縁耐圧		$V_{iso}$	-	AC2500	Vrms	
	締付けトルク	ケース固定 (M4)	-	-	1.47	N·m	

# FGI-6I035C120C1

■ 電気的特性(指示なき場合: Tj=25°C、V<sub>D</sub>=V<sub>DB</sub>=15V)

項目		記号	条件	最小	標準	最大	単位		
イン バー タ 部	コレクタ・エミッタ間飽和電圧	V <sub>CE(sat)</sub>	I <sub>C</sub> =35A	Tj=25°C	-	1.83	2.35	V	
				Tj=125°C	-	2.12	-	V	
	ダイオード順電圧	V <sub>EC</sub>	I <sub>F</sub> =35A	Tj=25°C	-	2.27	2.99	V	
				Tj=125°C	-	2.19	-	V	
	スイッチング時間※	t <sub>on</sub>	V <sub>CC</sub> =600V, I <sub>C</sub> =35A, Tj=125°C		-	1.9	2.4	2.6	μs
		t <sub>c(on)</sub>			-	1.1	1.3	μs	
		t <sub>off</sub>			V <sub>IN</sub> =0⇄5V	-	1.8	1.9	μs
t <sub>c(off)</sub>		誘導負荷(上-下アーム)			-	0.2	0.3	μs	
t <sub>rr</sub>		-			-	0.5	-	μs	
コレクタ・エミッタ間遮断電流	I <sub>CES</sub>	V <sub>CES</sub>	-	-	1.0	mA			
制 御 部	制御回路消費電流	I <sub>D</sub>	V <sub>P1</sub> -V <sub>PC</sub> , V <sub>N1</sub> -V <sub>NC</sub> の 総和	V <sub>IN</sub> =0V	-	-	8.0	mA	
				V <sub>IN</sub> =5V	-	-	20.0		
	ブートストラップ回路消費電流	I <sub>DB</sub>	V <sub>UFB</sub> -V <sub>UFS</sub> , V <sub>VFB</sub> -V <sub>VFS</sub> , V <sub>WFB</sub> -V <sub>WFS</sub>	V <sub>IN</sub> =0V	-	-	1.4	mA	
				V <sub>IN</sub> =5V	-	-	1.4		
	過電流保護動作電流	I <sub>SC</sub>	Tj=125°C	59.5	-	-	A		
	P側制御電源電圧低下保護電圧	UV <sub>DBt</sub>	トリップレベル	9.7	-	11.7	V		
		UV <sub>DBr</sub>	リセットレベル	10.5	-	12.5	V		
	N側制御電源電圧低下保護電圧	UV <sub>Dt</sub>	トリップレベル	7.0	-	11.0	V		
		UV <sub>Dr</sub>	リセットレベル	7.0	-	11.0	V		
	エラー出力電圧		V <sub>FOH</sub>	過電流保護非動作, F <sub>O</sub> :10kΩ, 5V プルアップ	-	4.9	-	V	
			V <sub>FOL</sub>	過電流保護動作, I <sub>FO</sub> =1mA	-	-	0.95	V	
	エラー出力パルス幅	t <sub>FO</sub>	-	-	2.40	-	ms		
	入力電流	I <sub>IN</sub>	V <sub>IN</sub> =5V	0.6	1.0	1.4	mA		
	入力閾値電圧		V <sub>th(on)</sub>	U <sub>P</sub> , V <sub>P</sub> , W <sub>P</sub> -V <sub>PC</sub>	OFF→ON	-	-	4.0	V
			V <sub>th(off)</sub>	U <sub>N</sub> , V <sub>N</sub> , W <sub>N</sub> -V <sub>NC</sub> 端子間	ON→OFF	1.0	-	-	V
アナログ温度出力	V <sub>OT</sub>	LVIC温度 = 75°C	2.28	2.38	2.51	V			
ブートストラップダイオード順電圧降下	V <sub>F</sub>	I <sub>FB</sub> = 10mA, 制限抵抗の電圧降下含む	-	0.75	-	V			
制限抵抗値	R	ブートストラップダイオード用に内蔵	31.4	33.0	34.7	Ω			

## FGI-6I035C120C1

### ■ 熱抵抗 (Tc = 25°C)

項目			記号	最小	標準	最大	単位
接合-ケース間熱抵抗	Inverter	IGBT	R <sub>th(j-c)Q</sub>	-	-	0.85	°C/W
		FWD	R <sub>th(j-c)F</sub>	-	-	1.05	°C/W

### ■ 機械的特性、質量

項目	測定条件	準拠規格	最小	標準	最大	単位
締付けトルク強度	取付けネジ M4	-	0.98	-	1.47	N·m
端子引張り強度	荷重 19.6N	JEIAJ-ED-4701	10	-	-	s
端子曲げ強度	荷重 9.8Nにて 90度 曲げ	JEIAJ-ED-4701	2	-	-	回
質量	-	-	-	66.5	-	g

## ご注意

### 記載内容による免責

本製品をご使用になる前に本書をよく読み、その内容を十分に理解されるようお願い致します。

本書に記載のデータ、図、表、その他全ての情報は本書発行時点のもので、予告なしに、本書に記載した製品又は仕様を変更することがあります。富士通ゼネラルエレクトロニクス製品のご購入の際は、事前に富士通ゼネラルエレクトロニクス又は代理店へ最新の情報をご確認ください。また、富士通ゼネラルエレクトロニクスホームページ ([www.fujitsu-general.com/jp/fgel/](http://www.fujitsu-general.com/jp/fgel/)) などを通じて公開される情報をご確認ください。

富士通ゼネラルエレクトロニクスは、本書に記載されている情報に誤りがないことを保証するものではありません。万が一、本書に記載された情報の誤りによりお客様又は第三者に損害が生じた場合においても、富士通ゼネラルエレクトロニクスは、一切その責任を負いません。

本書に記載されているすべてのアプリケーションは、参考のためにのみ富士通ゼネラルエレクトロニクスの製品を使用することを例示しています。富士通ゼネラルエレクトロニクスが所有する特許、著作権、企業秘密、又はその他の知的財産権に基づく権利又はライセンスは、明示又は黙示を問わず、付与されません(または見なされるものとします)。富士通ゼネラルエレクトロニクスは、本書に記載されているアプリケーションの使用に起因する損害、第三者所有の権利の侵害又は侵害の申し立てに関して、明示又は黙示を問わず、いかなる表明又は保証も行いません。

本書に記載されている情報は、いかなる場合でも、条件、特性及び品質を保証するものではありません。必ず本書に記載された最大定格の範囲内でご使用いただき、また、適用される法令による要求、規範及び基準をお客様が遵守することを前提としております。

弊社製品のお客様用途への適合性及び適合性に関する弊社製品データの完全性については、お客様の責任にて評価・判断してください。なお、本書に記載の製品データ、図、表に示す技術的な内容、プログラム及びアルゴリズムを流用する場合は、技術内容、プログラム、アルゴリズム単位で評価するだけでなく、システム全体で十分に評価し、お客様の責任において適用可否を判断してください。富士通ゼネラルエレクトロニクスは、適用可否に対する責任を負いません。

必要に応じ、電源と製品の間適切な容量のヒューズ又はブレーカーを取り付けて二次破壊を防ぐなど、安全設計に十分ご注意ください。関連する技術資料も合わせてご参照ください。

本書に記載された製品は、人命にかかわるような状況の下で使用される機器あるいはシステムに用いられることを目的として設計・製造されたものではありません。本書に記載の製品を運輸、移動体用、医療用、航空宇宙用、原子力制御用あるいはシステムなど、特殊用途へのご利用をご検討の際は、富士通ゼネラルエレクトロニクス又は代理店へご照会ください。

本製品又は本書に記載された技術情報を、大量破壊兵器の開発等の目的、軍事利用、あるいはその他軍事情途目的で使用しないでください。

製品や技術をお客様が他の国へ提供する場合は、「米国再輸出規制」等日本およびその他の国の輸出管理規制等を遵守する必要があります。また、日本、その他の仕向け地における輸出管理規則に抵触する迂回行為や再輸出は禁止します。

本書の全部又は一部を富士通ゼネラルエレクトロニクスの文書による事前の承諾を得ることなく、転載又は複製することを固くお断り致します。

本製品を富士通ゼネラルエレクトロニクスの文書による事前の承諾を得ることなく、分解、改造、改変、複製等しないでください。

本書の記載内容を逸脱して本製品をご使用されたことによって生じた不具合、故障及び事故に関し、富士通ゼネラルエレクトロニクスは一切その責任を負いません。

本書に記載されている社名及び製品名等の固有名称は、富士通ゼネラルエレクトロニクス、富士通ゼネラルエレクトロニクス関係会社もしくは第三者の商標又は登録商標です。

### 知的財産権

本書に記載の技術情報は製品の特性及び応用回路などを示したものであり、工業所有権等の保証又は実施権の許諾を意味するものではありません。

### フェイルセーフ

本製品のご使用に際して保証値を超えてご使用された場合、その後に発生した機器の欠陥、故障については弊社として責任を負いません。

半導体製品は一定の確率で誤動作や故障が生じる場合があります。保証値内のご使用であっても弊社製品の動作が原因により、人の生命、身体、財産への危険又は損害が生じないように、お客様の責任においてフェイルセーフ設計など安全対策をお願い致します。また、ご使用機器が各種法令に抵触しないような冗長設計をお願いします。

### 適用製品

本製品は、通常の信頼性要件を持つ以下の電子および電気機器での使用を目的としています。

- ・工作機械
- ・家電製品
- ・産業用ロボット
- など

下記の機器など、通常よりも信頼性の高い機器に本製品を使用する場合は、富士通ゼネラルエレクトロニクスに事前の承認を得る必要があります。このような機器に本製品を使用する場合は、機器に組み込まれている本製品が故障した場合でも、機器の誤動作を防ぐためのバックアップシステムなどの適切な対策を講じてください。

- ・輸送機器(車や船に搭載)
- ・交通信号制御装置
- ・災害および防犯装置に対応するための緊急装置
- ・医療機器
- ・安全装置

本製品は、以下のような厳格な信頼性を必要とする機器や戦略的機器と同等のもの(ただしこれらに限定されません)には使用しないでください。

- ・宇宙機器
- ・航空機器



本製品は、一般的な電子機器に標準的な用途で使用されることを意図して設計・製造されており、下記に例示するような特殊環境での使用を考慮した設計はなされておられません。従いまして、下記のような特殊環境での本製品のご使用に関し、富士通ゼネラルエレクトロニクスは一切その責任を負いません。本製品を下記のような特殊環境でご使用される際は、お客様におかれまして十分に性能、信頼性等をご確認ください。

- ①水・油・薬液・有機溶剤等の液体中でのご使用
- ②直射日光・屋外暴露、塵埃中でのご使用
- ③腐食性ガスの多い場所でのご使用
- ④静電気や電磁波の強い環境でのご使用
- ⑤本製品を樹脂等で封止、コーティングしてのご使用
- ⑥本製品が結露するような場所でのご使用

本製品は耐放射線設計はなされておられません。

### 環境

パワーモジュールは、長期の信頼性(パワーサイクルやサーマルサイクル等)について寿命を有していることや、特殊環境下(結露、高湿度、高粉塵、高塩分、高地、有機物・腐食性ガス・爆発性ガスが多い環境、端子部等への過度な応力等)での使用により、故障が発生したり誤動作したりする場合がありますので、十分ご注意ください。また、技術的要件によっては弊社製品に環境規制物質等が含まれる可能性があります。

本製品単体での評価では予測できない症状・事態を確認するためにも、本製品のご使用にあたってはお客様の製品に実装された状態での評価及び確認をお願い致します。

本製品を下記の環境又は条件で保管されますと、性能劣化やはんだ付け性等の性能に影響を与えるおそれがありますので、このような環境及び条件での保管は避けてください。

- ①腐食性ガスの多い場所での保管
- ②推奨温度、湿度以外での保管
- ③直射日光や結露する場所での保管
- ④強い静電気が発生している場所での保管

### 取り扱い上の注意

本製品は静電気に対して敏感な製品であり、静電放電等により破壊することがあります。取り扱い時や工程での実装時、保管時において静電気対策を実施のうえ、絶対最大定格以上の過電圧等が印加されないようにご使用ください。特に乾燥環境下では静電気が発生しやすくなるため、十分な静電対策を実施ください。

長期保管した製品は、はんだ付け性に影響を与える可能性があります。はんだ付け性を確認した上でご使用頂くことを推奨します。

本製品の運搬、保管の際は梱包箱を正しい向き(梱包箱に表示されている天面方向)で取り扱いください。天面方向が遵守されずに梱包箱を落下させた場合、製品端子に過度なストレスが印加され、端子曲がり等の不具合が発生する可能性があります。

問い合わせ先

本製品は外国為替及び外国貿易法に定める規制貨物等に該当するおそれがありますので輸出する場合には、富士通ゼネラルエレクトロニクスにお問い合わせください。